

(19) JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 10126006 A

(43) Date of publication of application: 15.05.98

(51) Int. Cl.
H01S 3/18
H01L 33/00

(21) Application number: 08290218

(22) Date of filing: 31.10.96

(30) Priority:
06.11.95 JP 07287189
16.07.96 JP 08186339
29.08.96 JP 08228147

(71) Applicant: NICHIA CHEM IND LTD

(72) Inventor:
NAKAMURA SHUJI
NAGAHAMA SHINICHI
IWASA SHIGETO

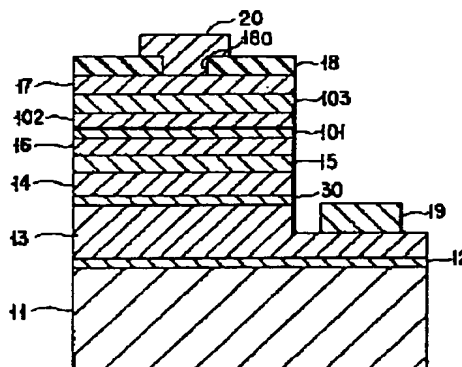
(54) NITRIDE SEMICONDUCTOR DEVICE

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a high luminous-efficiency nitride semiconductor device which has an active layer containing nitride semiconductor including indium.

SOLUTION: A first nitride semiconductor layer 101 having band gap energy higher than that of an active layer 16 is formed on at least one surface of the active layer 16. Further a second nitride semiconductor layer 102 having band gap energy lower than that of the first nitride semiconductor layer 101, and a third nitride semiconductor layer 103 having band gap energy higher than that of the second nitride semiconductor layer 102, are formed on the first nitride semiconductor layer 101.

COPYRIGHT: (C)1998,JPO



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-126006

(43) 公開日 平成10年(1998) 5月15日

(51) Int.Cl.⁶

識別記号

F I

H 0 1 S 3/18

H 0 1 S 3/18

H 0 1 L 33/00

H 0 1 L 33/00

C

審査請求 未請求 請求項の数36 O L (全 14 頁)

(21) 出願番号 特願平8-290218

(22) 出願日 平成 8 年(1996)10月31日

(31) 優先権主張番号 特願平7-287189

(32) 優先日 平 7 (1995)11月 6 日

(33) 優先権主張国 日本 (J P)

(31) 優先権主張番号 特願平8-186339

(32) 優先日 平 8 (1996) 7 月16日

(33) 優先権主張国 日本 (J P)

(31) 優先権主張番号 特願平8-228147

(32) 優先日 平 8 (1996) 8 月29日

(33) 優先権主張国 日本 (J P)

(71) 出願人 000226057

日亜化学工業株式会社

徳島県阿南市上中町岡491番地100

(72) 発明者 中村 修二

徳島県阿南市上中町岡491番地100 日亜化学工業株式会社内

(72) 発明者 長濱 慎一

徳島県阿南市上中町岡491番地100 日亜化学工業株式会社内

(72) 発明者 岩佐 成人

徳島県阿南市上中町岡491番地100 日亜化学工業株式会社内

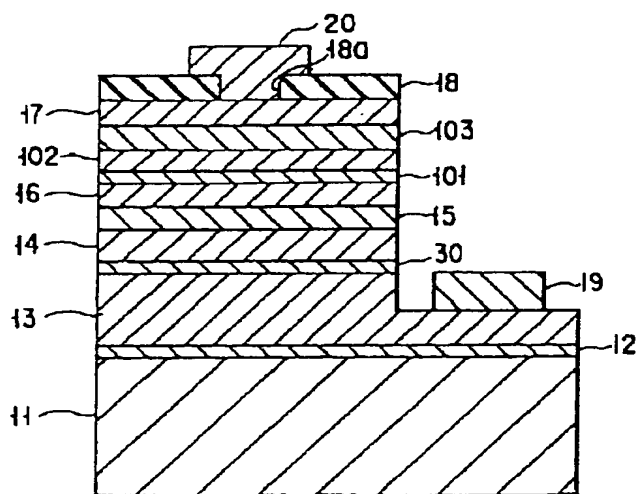
(74) 代理人 弁理士 鈴江 武彦 (外 5 名)

(54) 【発明の名称】 窒化物半導体デバイス

(57) 【要約】

【課題】 インジウムを含む窒化物半導体を包含する活性層を有する窒化物半導体素子であって、発光効率が高い窒化物半導体デバイスを提供する。

【解決手段】 活性層 (16) の少なくとも片面に、活性層 (16) のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第1の窒化物半導体層 (101) を活性層 (16) に接して形成し、さらに、その上に第1の窒化物半導体層 (101) のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有する第2の窒化物半導体層 (102) と、第2の窒化物半導体層 (102) のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第3の窒化物半導体層 (103) を形成する。



【特許請求の範囲】

【請求項1】 第1および第2の表面を有し、インジウムを含有する窒化物半導体を包含する量子井戸構造の活性層、並びに該活性層の第1の表面に接して形成され、該活性層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第1の窒化物半導体層と、該活性層の第1の表面側において、該第1の窒化物半導体層よりも該活性層から離れた位置に形成され、該第1の窒化物半導体層のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有する第2の窒化物半導体層と、該活性層の第1の表面側において、該第2の窒化物半導体層よりも該活性層から離れた位置に形成され、該第2の窒化物半導体層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第3の窒化物半導体層とを含む窒化物半導体層構造を備えたことを特徴とする窒化物半導体デバイス。

【請求項2】 第1の窒化物半導体層が、キャリアがトンネリングし得るに十分薄い厚さを有する請求項1記載のデバイス。

【請求項3】 第1の窒化物半導体層が、 $0.1\mu\text{m}$ 以下の厚さを有する請求項1または2記載のデバイス。

【請求項4】 第1の窒化物半導体層が、 10Å 以上の厚さを有する請求項3記載のデバイス。

【請求項5】 窒化物半導体層構造が、活性層のp側に形成されている請求項1ないし4のいずれか1項記載のデバイス。

【請求項6】 第2の窒化物半導体層が、第1の窒化物半導体層に接して設けられている請求項5記載のデバイス。

【請求項7】 第3の窒化物半導体層が、第2の窒化物半導体層に接して設けられている請求項6記載のデバイス。

【請求項8】 窒化物半導体層構造が、活性層のn側に形成されている請求項1ないし4のいずれか1項記載のデバイス。

【請求項9】 第2の窒化物半導体層が、第1の窒化物半導体層に接して設けられている請求項8記載のデバイス。

【請求項10】 第3の窒化物半導体層が、第2の窒化物半導体層に接して設けられている請求項9記載のデバイス。

【請求項11】 第1および第2の表面を有し、インジウムを含有する窒化物半導体を包含する量子井戸構造の活性層、該活性層の第1の表面に接して形成され、窒化物半導体からなり、該活性層よりも大きなバンドギャップエネルギーを有する第1の層、該活性層の第1の表面側において、該第1の層よりも該活性層から離れた位置に形成され、アクセプター不純物を含有する窒化物半導体からなり、該第1の層のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有する第2の

層、および該活性層の第1の表面側において、該第2の層よりも該活性層から離れた位置に形成され、アクセプター不純物を含有する窒化物半導体からなり、該第2の層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第3の層を備えたことを特徴とする窒化物半導体デバイス。

【請求項12】 第1の窒化物半導体層が、キャリアがトンネリングし得るに十分薄い厚さを有する請求項11記載のデバイス。

10 【請求項13】 第1の窒化物半導体層が、 $0.1\mu\text{m}$ 以下の厚さを有する請求項11または12記載のデバイス。

【請求項14】 第1の窒化物半導体層が、 10Å 以上の厚さを有する請求項13記載のデバイス。

【請求項15】 第2の層が、第1の層に接して設けられている請求項11ないし14のいずれか1項記載のデバイス。

20 【請求項16】 第3の窒化物半導体層が、第2の窒化物半導体層に接して設けられている請求項15記載のデバイス。

【請求項17】 第1および第2の表面を有し、インジウムを含有する窒化物半導体を包含する量子井戸構造の活性層、該活性層の第2の表面に接して形成され、窒化物半導体からなり、該活性層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第1の層、該活性層の第2の表面側において、該第1の層よりも該活性層から離れた位置に形成され、n型窒化物半導体からなり、該第1の層のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有する第2の層、および該活性層の第2の表面側において、該第2の層よりも該活性層から離れた位置に形成され、n型窒化物半導体からなり、該第2の層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第3の層を備えたことを特徴とする窒化物半導体デバイス。

【請求項18】 第1の窒化物半導体層が、キャリアがトンネリングし得るに十分薄い厚さを有する請求項17記載のデバイス。

40 【請求項19】 第1の窒化物半導体層が、 $0.1\mu\text{m}$ 以下の厚さを有する請求項17または18記載のデバイス。

【請求項20】 第1の窒化物半導体層が、 10Å 以上の厚さを有する請求項19記載のデバイス。

【請求項21】 第2の層が、第1の層に接して設けられている請求項17ないし20のいずれか1項記載のデバイス。

50 【請求項22】 第3の層が、第2の層に接して設けられている請求項21記載のデバイス。

【請求項23】 第1および第2の表面を有し、インジウムを含有する窒化物半導体を包含する量子井戸構造の活性層；該活性層の第1の表面に接して形成され、該活性層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第1のp側窒化物半導体層と、該活性層の第1の表面側において、該第1のp側窒化物半導体層よりも該活性層から離れた位置に形成され、該第1のp側窒化物半導体層のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有する第2のp側窒化物半導体層と、該活性層の第1の表面側において、該第2のp側窒化物半導体層よりも該活性層から離れた位置に形成され、該第2のp側窒化物半導体層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第3のp側窒化物半導体層とを含む第1の窒化物半導体層構造；並びに該活性層の第2の表面に接して形成され、該活性層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第1のn側窒化物半導体層と、該活性層の第2の表面側において、該第1のn側窒化物半導体層よりも該活性層から離れた位置に形成され、該第1のn側窒化物半導体層のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有する第2のn側窒化物半導体層と、該活性層の第2の表面側において、該第2のn側窒化物半導体層よりも該活性層から離れた位置に形成され、該第2のn側窒化物半導体層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第3のn側窒化物半導体層とを含む第2の窒化物半導体層構造を備えたことを特徴とする窒化物半導体デバイス。

【請求項24】 第1のp側窒化物半導体層が、キャリアがトンネリングし得るに十分薄い厚さを有する請求項23記載のデバイス。

【請求項25】 第1のp側窒化物半導体層が、0.1 μm 以下の厚さを有する請求項23または24記載のデバイス。

【請求項26】 第1のp側窒化物半導体層が、10オングストローム以上の厚さを有する請求項25記載のデバイス。

【請求項27】 第1のn側窒化物半導体層が、キャリアがトンネリングし得るに十分薄い厚さを有する請求項23ないし26のいずれか1項記載のデバイス。

【請求項28】 第1のn側窒化物半導体層が、0.1 μm 以下の厚さを有する請求項23ないし27のいずれか1項記載のデバイス。

【請求項29】 第1のn側窒化物半導体層が、10オングストローム以上の厚さを有する請求項28記載のデバイス。

【請求項30】 第2のp側窒化物半導体層が、第1のp側窒化物層に接して設けられ、第3のp側窒化物半導体が第2のp側窒化物半導体に接して設けられている請

求項23ないし29のいずれか1項記載のデバイス。

【請求項31】 第2のn側窒化物半導体層が、第1のn側窒化物層に接して設けられ、第3のn側窒化物半導体が第2のn側窒化物半導体に接して設けられている請求項23ないし30のいずれか1項記載のデバイス。

【請求項32】 n型窒化物半導体からなる第1のクラッド層；該第1のクラッド層上に設けられ、インジウムおよびガリウムを含む窒化物半導体からなり70オングストローム以下の厚さを有し、下地層上に該下地層に対して格子不整合の状態と設けられた少なくとも1層の井戸層を包含する量子井戸構造の活性層であって、該井戸層は複数のインジウムリッチ領域とインジウムプア領域を包含する活性層；および該活性層上に設けられ、アクセプター不純物をドーブした窒化物半導体からなる第2のクラッド層を備えたことを特徴とする窒化物半導体デバイス。

【請求項33】 井戸層が、式 $\text{In}_x\text{Ga}_{1-x}\text{N}$ ($0 < x < 1$) で示される窒化物半導体からなる請求項32記載のデバイス。

【請求項34】 活性層中に不純物がドーブされている請求項1、11、17、23または32記載のデバイス。

【請求項35】 活性層にドーブされる不純物が、シリコンまたはゲルマニウムである請求項34記載のデバイス。

【請求項36】 活性層にドーブされる不純物が、少なくとも1つの井戸層にドーブされている請求項34または35記載のデバイス。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、窒化物半導体デバイスに係り、より具体的には、レーザダイオード(LED)デバイス、発光ダイオード(LED)デバイス等の窒化物半導体発光デバイスおよび太陽電池等の受光デバイスに関し、とりわけ窒化物半導体発光デバイスに関する。

【0002】

【従来の技術】窒化物半導体は、その組成に依存して1.95～6.0 eVまでのバンドギャップエネルギーを有し得るため、発光ダイオード(LED)デバイス、レーザダイオード(LD)デバイス等の半導体発光デバイスの材料として従来より注目されている。最近、この窒化物半導体材料を用いて高輝度の青色LEDデバイスと、緑色LEDデバイスが実用化されている。これらのLEDデバイスは、p-n接合を有するダブルヘテロ構造を有しており、出力は両者とも1 mWを超えている。

【0003】従来のLEDデバイスは、基本的には、 InGaIn よりなる活性層が共に AlGaIn よりなるn型とp型のクラッド層との間に挟まれたダブルヘテロ構造を有する。n型クラッド層にはGaInよりなるn型コン

タクト層が形成され、またp型クラッド層にはGa_{0.9}Nよりなるp型コンタクト層が形成されている。この積層構造は、例えばサファイアよりなる基板上に設けられている。

【0004】LDデバイスも基本的には前記LEDデバイスと同様の構造を有し得る。しかしながら、特にLDデバイスの場合は、光とキャリアとを別々に閉じこめる分離閉じ込め型構造が用いられることが多い。窒化物半導体の分離閉じ込め型LDデバイスは、例えば特開平6-21511号公報に示されている。この公報には、一方がn型Ga_{0.9}Nよりなり他方がp型Ga_{0.9}Nよりなる2つの光ガイド層の間に挟まれたInGa_{0.49}N活性層を備え、n型光ガイド層の上にn型AlGa_{0.3}Nよりなるキャリア閉じ込め層が形成され、p型光ガイド層の上にp型AlGa_{0.3}Nよりなるもう一つのキャリア閉じ込め層が形成された分離閉じ込め型構造の発光デバイスが開示されている。

【0005】ところで、通常のダブルヘテロ構造の半導体素子においては、活性層に接して、活性層よりもバンドギャップエネルギーが大きい第1のクラッド層が設けられ、その第1のクラッド層に接して、第1のクラッド層よりもバンドギャップエネルギーが大きい第2のクラッド層が設けられる。これは電子と正孔とが、エネルギー準位に従って、効率よく活性層に注入されるようにするためである。

【0006】窒化物半導体LDデバイスの場合も同様に、活性層に接してバンドギャップエネルギーが次第に大きくなるように、光ガイド層、キャリア閉じ込め層（光閉じ込め層）のようなクラッド層が順次形成されている（例えば、前記公報参照）。

【0007】

【発明が解決しようとする課題】しかしながら、インジウムを含有する活性層を有する従来の窒化物半導体デバイス特にLDデバイスは、上記構造では発光効率が低いことが判明している。特にデバイスに印加する電流を増大させるに従いデバイス温度が上昇すると、発光効率の低下が激しいことがわかった。

【0008】従って、本発明の目的は、インジウムを含む窒化物半導体を包含する活性層を有する窒化物半導体素子であって、発光効率が高い窒化物半導体デバイスを提供することである。また、本発明の他の目的は、デバイス温度が上昇しても発光効率の低下が少ない窒化物半導体デバイスを提供することである。

【0009】

【課題を解決するための手段】上記課題を解決するために、本発明は、第1の側面において、第1および第2の表面を有し、インジウムを含有する窒化物半導体を包含する量子井戸構造の活性層、並びに該活性層の第1の表面に接して形成され、該活性層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第

1の窒化物半導体層と、該活性層の第1の表面側において、該第1の窒化物半導体層よりも該活性層から離れた位置に形成され、該第1の窒化物半導体層のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有する第2の窒化物半導体層と、該活性層の第1の表面側において、該第2の窒化物半導体層よりも該活性層から離れた位置に形成され、該第2の窒化物半導体層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する第3の窒化物半導体層とを含む窒化物半導体層構造を備えたことを特徴とする窒化物半導体発光デバイスを提供する。

【0010】本発明の窒化物半導体デバイスにおいて、活性層は、究極的に正電極に接触すべき層構造と究極的に負電極に接触すべき層構造とにより挟持される。以下の記述において、究極的に正電極に接触すべき層構造が形成される側をp側といい、究極的に負電極に接触すべき層構造が形成される側をn側ということがある。

【0011】そこで、上記窒化物半導体層構造は、活性層のp側もしくはn側に、またはp側およびn側の双方に設けることができる。上記第1の窒化物半導体層は、キャリアがトンネリングし得るに十分薄い厚さを有することが好ましく、より具体的には、0.1μm以下の厚さを有することが好ましい。通常、この第1の窒化物半導体層は、少なくとも10オングストローム以上の厚さを有することが好ましい。

【0012】また、本発明は、第2の側面において、n型窒化物半導体からなる第1のクラッド層；該第1のクラッド層上に設けられ、インジウムおよびガリウムを含む窒化物半導体からなり70オングストローム以下の厚さを有し、下地層上に該下地層に対して格子不整合の状態と設けられた少なくとも1層の井戸層を包含する量子井戸構造の活性層であって、該井戸層は複数のインジウムリッチ領域とインジウムプア領域を包含する活性層；および該活性層上に設けられ、アクセプター不純物をドープした窒化物半導体からなる第2のクラッド層を備えたことを特徴とする窒化物半導体デバイスを提供する。

【0013】本発明において、広く窒化物半導体というとき、周期律表第3族元素の窒化物、より具体的には、式 $\text{In}_x\text{Al}_y\text{Ga}_{1-x-y}\text{N}$ ($0 \leq x \leq 1$, $0 \leq y \leq 1$, $0 \leq x+y \leq 1$) で示される窒化物半導体を指す。

【0014】本発明者らは、特にインジウムを含有する活性層を有する窒化物半導体デバイスにおける、温度上昇に伴う発光効率の低下について研究した。その結果、発光効率の低下の主な原因は、インジウムを含有する窒化物半導体特にInGa_{0.49}Nは、アルミニウムを含む窒化物半導体または窒化ガリウム（Ga_{0.9}N）に比べて成長しにくいという性質を有していることにあることがわかった。すなわち、InGa_{0.49}Nを構成するInNとGa_{0.9}Nは、その分解温度が著しく異なり、InGa_{0.49}Nは成長中にInNとGa_{0.9}Nとに相分離する傾向にあり、インジウ

ム含有率を多くすると均一な組成の活性層が得られにくい。そこで、InGa_N活性層を有する従来の窒化物半導体では、インジウムの含有率が低く抑えられる傾向にある。

【0015】そのようにインジウム含有率が低いInGa_N活性層にGa_Nよりなる光ガイド層を接して形成した場合、当該活性層と光ガイド層との間のバンドオフセットは極めて小さくなる。このことを、従来の窒化物半導体発光デバイスに対応するエネルギーバンドを示す図である図6を参照して説明する。図6に示すように、従来の窒化物半導体素子では、活性層(InGa_N)のバンドギャップエネルギーに比べて、InGa_N活性層を直接挟んでいる光ガイド層(Ga_N)のバンドギャップエネルギーはそれほど大きくない(InGa_N中のInの含有率が低いので、InGa_N組成がGa_N組成に近似するため)。このため、半導体デバイスに印加する電流値を増大させるにつれデバイスの温度が上昇すると、その熱エネルギーの影響により、それぞれn層およびp層から活性層に注入された電子および正孔が再結合して光(hν)を発する前に、電子と正孔とは活性層をオーバーフローしてそれぞれ注入側とは反対側のガイド層(Ga_N)にまで、すなわち電子はp型光ガイド層に、正孔はn型光ガイド層にまで達してしまう。その結果、従来の構造では発光効率が低く、特に、温度が上昇すると特に効率が低下する。

【0016】そこで、本発明の窒化物半導体デバイスにおいては、インジウムを含む窒化物半導体を包含する活性層に接してこれを挟んで形成される2つの第1の層(第1のp側層および第1のn側層)を活性層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する窒化物半導体で形成する。これら第1の層は、活性層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有していればよく、好ましくは、2つの第1の層は活性層よりも0.01~4.05 eV大きなバンドギャップエネルギーを有する。このような大きなバンドギャップエネルギーを有する第1の層の存在により、活性層に注入された電子または正孔が活性層をオーバーフローすることがなくなる。そして、各第1の層上に、好ましくはこれと接して第1の層のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有するが、好ましくは活性層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する窒化物半導体で形成された2つの第2の層(第2のp側層および第2のn側層)を設ける。これら第2の層は、第1の層のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有していればよく、好ましくは第1のバンドギャップエネルギーよりも0.01~4.05 eV小さなバンドギャップエネルギーを有する。さらに、各第2の層上に、好ましくはこれと接して、第2の層のバンドギャップエネルギーよりも大きな

バンドギャップエネルギーを有する窒化物半導体で形成された2つの第3の層(第3のp側層および第3のn側層)を設ける。これら第3の層は、第2の層のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有していればよく、好ましくは、第2の層のバンドギャップエネルギーよりも0.01~4.05 eV大きなバンドギャップエネルギーを有する。かくして、第3の層側から注入された電子または正孔は、より小さなバンドギャップエネルギーを有する第2の層へ効率的に注入されるが、第1の層のバンドギャップエネルギーが大きいので、活性層への注入は第1の層により阻止される傾向にある。そこで、本発明では、電子または正孔がこの第1の層をトンネル効果により突き抜けること(トンネリング)ができる程度に第1の層を薄く形成する。こうして、電子または正孔は、第3の層から活性層まで効率的に注入されることとなる。かくして、本発明のデバイスにおいて、電子および正孔は第3の層から活性層へと効率的に注入され、かつ電子または正孔は注入側とは反対側の第1の層に阻止されてたとえデバイス温度が上昇しても活性層をオーバーフローすることがない。なお、窒化物半導体のバンドギャップエネルギーについて述べると、AlNのバンドギャップエネルギーは6.0 eVであり、Ga_Nのバンドギャップエネルギーは3.4 eVであり、InNのバンドギャップエネルギーは1.95 eVである。

【0017】以上の説明からも明らかなように、本発明において、第1の層、第2の層および第3の層からなる3層構造は、活性層の一方の表面に設けられていれば、電子または正孔の一方が活性層をオーバーフローすることが阻止される。最も好ましくは、この3層構造は活性層の両側(p側およびn側)に設けられる。

【0018】

【発明の実施の形態】以下、図1ないし図5を参照して本発明を説明する。これらの図を通じて、同一要素・部材は、同一符号で示されている。図1は本発明の第1の態様によるLDデバイスの一構造を示す模式的な断面図である。このLDデバイスにおいて、本発明の3層構造はp側に設けられている。

【0019】図1に示すLDデバイスは、基板11上に、バッファ層12を介して、n型コンタクト層13、n型キャリア閉じ込め層(光閉じ込め層)14、n型光ガイド層15、活性層16、活性層16よりもバンドギャップエネルギーが大きい第1のp側窒化物半導体層101、第1のp側窒化物半導体層よりもバンドギャップエネルギーが小さい第2のp側窒化物半導体層102、第2のp側窒化物半導体層102よりもバンドギャップエネルギーが大きい第3のp側窒化物半導体層103およびp型コンタクト層17を含む窒化物半導体積層構造が設けられている。p型コンタクト層17上にはコンタクトホール18aを設けた電流狭窄層18が設けられている。n型

コンタクト層13の露出表面上には負電極19が設けられ、電流狭窄層20上には正電極20が設けられている。正電極20は、電流狭窄層18のコンタクトホール18aを通してp型コンタクト層17と接している。

【0020】基板11は、スピネル($MgAl_2O_4$)、サファイア(Al_2O_3 、A面、R面、C面を含む)、SiC(6H、4H、3Cを含む)、ZnS、ZnO、GaAs、GaN等窒化物半導体を成長するために提案されている通常の材料が使用できる。

【0021】バッファ層12は、AlN、GaN、AlGaN等で形成することができ、900℃以下の温度で、数十オングストローム〜数百オングストロームの厚さで形成することができる。バッファ層12は、基板11とその上に形成される窒化物半導体層との格子定数不整合を緩和するために形成されるものである。従って、窒化物半導体と格子整合した基板、窒化物半導体の格子定数に近い格子定数を有する基板等を使用する際、また窒化物半導体の成長方法等によっては省略することもできる。

【0022】n型コンタクト層13は、窒化物半導体で形成され、特にGaN、 $In_aGa_{1-a}N$ ($0 < a < 1$)で形成することが好ましい。(本明細書において、 $In_aGa_{1-a}N$ ($0 < a < 1$)または類似の表現により示される窒化物半導体を単にInGaNということがある)。特に、SiをドープしたGaNでn型コンタクト層13を形成すると、キャリア濃度の高いn型層が得られ、また負電極19との好ましいオーミック接触が得られるので、レーザ素子の閾値電流を低下させることができる。n型コンタクト層13の厚さに特に制限はないが、通常0.1 μm 〜5 μm の厚さで形成できる。

【0023】n型コンタクト層13のエッチングにより露出した表面に形成される負電極19は、n型コンタクト層13との好ましいオーミック接触が得られるので、Al、Ti、W、Cu、Zn、Sn、In等の金属若しくはそれらの合金で形成することが好ましい。

【0024】n型キャリア閉じ込め層14、およびこの層14上に形成されているn型光ガイド層15は、それぞれ、n型窒化物半導体で形成される。図1に示す態様において、n型光ガイド層15は、活性層16のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有し、n型キャリア閉じ込め層14は、n型光ガイド層15のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する。n型キャリア閉じ込め層14は、通常、0.1 μm 〜1 μm の厚さで形成され、n型光ガイド層15は、通常、100オングストロームないし1 μm の厚さで形成されることが望ましい。

【0025】n型光ガイド層15上に形成されている活性層16は、量子井戸構造(すなわち、単一量子井戸構造または多重量子井戸構造)を有し、この量子井戸構造は、n型光ガイド層15および第1のp側窒化物半導体

層101の両者のバンドギャップよりも小さなバンドギャップを有するインジウム含有窒化物半導体すなわち $In_dAl_eGa_{1-d-e}N$ ($0 < d \leq 1$, $0 \leq e \leq 1$, $0 < d + e \leq 1$)よりなる井戸層を有する。好ましくは、井戸層は、三元混晶の $In_fGa_{1-f}N$ ($0 < f < 1$)で形成される。三元混晶のInGaNは四元混晶のものに比べて結晶性が良好な層を提供するので、発光出力が向上する。

【0026】その中でも、活性層16は、InGaNよりなる井戸層と、井戸層よりもバンドギャップエネルギーが大きい窒化物半導体よりなる障壁層とを交互に積層した多重量子井戸構造(最小で3層構造となる)とすることが特に好ましい。本発明において、多重量子井戸構造は、n型光ガイド層15等のn型層上に直接設けられた最下層としての井戸層および以後述べる第1のp側窒化物半導体101等のp型層に直接接する最上層としての井戸層を有する構造であっても、あるいはn型光ガイド層15等のn型層上に直接設けられた最下層としての障壁層および第1のp側窒化物半導体層101等のp型層に直接接する最上層としての障壁層を有する構造であってもよい。障壁層を形成する窒化物半導体には、GaN、AlGaN等が含まれる。しかしながら、障壁層を井戸層と同様に三元混晶の $In_{f'}Ga_{1-f'}N$ ($0 < f' < 1$ 、ただし、 $f' < f$)で形成することが特に好ましい。このように活性層16をバンドギャップエネルギーが異なるInGaN層を積層した多重量子井戸構造とすると、活性層16のインジウムモル分率を変えるかあるいは以後述べる第1もしくは第3のn側もしくはp側窒化物半導体層のアルミニウムモル分率を変えることによって、量子準位間発光により約365nm〜660nmの波長の高出力のLDデバイスを実現することができる。さらに、井戸層の上にInGaN障壁層を積層すると、InGaN障壁層はAlGaNに比べて結晶が柔らかいので、その上に形成するクラッド層としての例えばAlGaN層の厚さをクラックを発生させずに厚くできるので、優れたレーザ発振が実現できる。

【0027】多重量子井戸構造では、井戸層は70オングストローム以下、障壁層は150オングストローム以下の厚さを有することが特に望ましい。一方、1つの量子井戸層により構成される単一量子井戸構造の活性層は70オングストローム以下の厚さを有することが特に望ましい。井戸層、障壁層とも、厚さの下限は5オングストロームであることが好ましい。

【0028】活性層16は、不純物をドープしないものでも(ノンドープ)、井戸層および/または障壁層に不純物(アクセプター不純物および/またはドナー不純物)をドープしたものでもよい。特に好ましい活性層16は、ノンドープ活性層、およびシリコンまたはゲルマニウムドープ活性層であり、不純物をドープした活性層のうち、特に好ましいものはシリコンドープ活性層であ

る。特に、活性層にシリコンをドーブすると、LDデバイスにあっては、閾値電流が低下する傾向にある。なお、シリコンのドーブは、活性層を構成すべき窒化物半導体の成長中に、原料ガスに例えばテトラエチルシラン等の有機シリコンガス、シラン等の水素化シリコンガス、四塩化シリコン等のハロゲン化シリコンガス等を添加することによって行うことができる。

【0029】活性層16に接して設けられている第1のp側窒化物半導体層101は、活性層16（より厳密には、その井戸層）よりもバンドギャップエネルギーが大きい窒化物半導体で形成されている。特に好ましくは第1の窒化物半導体層は、Alを含む窒化物半導体すなわち $\text{In}_g\text{Al}_h\text{Ga}_{1-g-h}\text{N}$ ($0 \leq g \leq 1$, $0 < h \leq 1$, $0 < g+h \leq 1$) で形成され、特に好ましくは三元混晶の $\text{Al}_j\text{Ga}_{1-j}\text{N}$ ($0 < j < 1$) で形成される。

（本明細書において、 $\text{Al}_j\text{Ga}_{1-j}\text{N}$ ($0 < j < 1$) または類似の表現で示される窒化物半導体を単にAlGaNということがある）。

【0030】第1のp側窒化物半導体層101は、i型かp型であることが好ましい。特にAlGaNは高キャリア濃度のp型が得られやすく、しかもInGaNを包含する井戸層を含む活性層16に接して形成することにより、発光出力が高い素子を得ることができる。

【0031】なお、本発明において、窒化物半導体（活性層の窒化物半導体も含む）をp型とするには、結晶成長中にMg、Zn、C、Be、Ca、Ba等のアクセプター不純物をドーブすることによって得られる。アクセプター不純物濃度は、 $1 \times 10^{17} \sim 1 \times 10^{22} / \text{cm}^3$ であることが好ましい。特にアクセプター不純物がマグネシウムである場合、その濃度は、 $1 \times 10^{18} \sim 1 \times 10^{20} / \text{cm}^3$ 、特に $1 \times 10^{19} \sim 1 \times 10^{20} / \text{cm}^3$ であることが殊に好ましい。いずれの場合でも、高キャリア濃度のp層を得るためには、アクセプター不純物をドーブした後、不活性ガス雰囲気中、400℃以上でアニーリング（熱処理）することがより望ましい。アニーリングを行うことにより、通常、Mgドーブp型AlGaNの場合で $1 \times 10^{17} \sim 1 \times 10^{19} / \text{cm}^3$ のキャリア濃度が得られる。またi型の窒化物半導体を得るには、例えば、 $\text{Al}_j\text{Ga}_{1-j}\text{N}$ においてjの値が0.5以上の窒化物半導体を成長させることにより、アクセプター不純物をドーブすることなくi型窒化物半導体を得ることができる。また、i型窒化物半導体は、p型窒化物半導体層にその正孔キャリア濃度を補償するだけのドナー不純物をドーブするか、n型窒化物半導体層にその電子キャリア濃度を補償するだけのアクセプター不純物をドーブすることによっても得られる。

【0032】第1の窒化物半導体層101の厚さは、第1の窒化物半導体層101をキャリアがトンネリングし得るに十分に薄い厚さを有することが好ましい。より具体的には、半導体層101は、0.1μm以下、さらに

好ましくは0.05μm（500オングストローム）以下、最も好ましくは0.03μm（300オングストローム）以下の厚さを有することが望ましい。半導体層101の厚さをこのように薄くすると、第1のp側窒化物半導体層101中のクラック発生を防止でき、結晶性の良い窒化物半導体層を成長させることができる。またAlの比率が大きいAlGaN程薄く形成するとレーザ発振しやすくなる。例えば、jの値が0.2以上の $\text{Al}_j\text{Ga}_{1-j}\text{N}$ を用いた場合、500オングストローム以下の厚さで半導体層101を形成することが望ましい。第1のp側窒化物半導体層101の厚さの下限には特に制限はないが、10オングストローム以上の膜厚で形成することが望ましい。

【0033】第2のp側窒化物半導体層102は、第1のp側窒化物半導体層101のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有し、かつ第1のp側窒化物半導体層101よりも活性層から離れた位置にあり、最も望ましくは図1に示すように、第1のp側窒化物半導体層101に接して形成する。第2のp側窒化物半導体層102は、好ましくは $\text{In}_k\text{Ga}_{1-k}\text{N}$ ($0 \leq k \leq 1$) で形成され、特にGaNまたはInGaNで形成することが好ましい。この第2のp側窒化物半導体層102をGaNまたはInGaNで形成すると、比較的厚く形成してもクラックが入ることが少なく結晶性の良い第2の半導体層102が得られる。第2のp側窒化物半導体層102は0.01μm～5μm、さらに好ましくは0.02μm～1μmの厚さを有することが好ましく、この範囲の厚さにおいて、例えば好ましい光ガイド層として作用し得る。なお、第2のp側窒化物半導体層102は、アクセプター不純物を含有するものであり、またp型であることが好ましい。

【0034】さらに、特にInGaNまたはGaNで形成された第2のp側窒化物半導体層102は、以後説明する第3のp側窒化物半導体層103を成長させる際のバッファ層としても作用する。InGaNまたはGaNは、AlGaNに比べて結晶が柔らかい。従って、活性層よりもバンドギャップが大きい第1のp側窒化物半導体層101と、第3のp側窒化物半導体層103との間にInGaNまたはGaNからなる第2のp側窒化物半導体層102を存在させることにより、第3のp側窒化物半導体層103にクラックが発生することが防止され、それにより、第3のp側窒化物半導体層103を第1のp側窒化物半導体層101に比べて厚く形成することができる。

【0035】第3のp側窒化物半導体層103は、第2のp側窒化物半導体層102のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有し、第2のp側窒化物半導体層102よりも活性層から離れた位置にあり、最も望ましくは図1に示すように第2のp側窒化物半導体層102に接して形成される。第3のp側

窒化物半導体層103は、Alを含む窒化物半導体すなわち $In_m Al_{1-m} Ga_{1-n} N$ ($0 \leq m \leq 1$, $0 < n \leq 1$, $0 < m+n \leq 1$)で形成することが好ましく、特に好ましくは三元混晶のAlGaInNで形成する。

【0036】この第3のp側窒化物半導体層103は、第2のp側窒化物半導体層102のバンドギャップエネルギーより大きなバンドギャップエネルギーを有することが要求される。第3のp側窒化物半導体層103は、キャリア閉じ込め層及び光閉じ込め層として作用するからである。この第3のp側窒化物半導体層103は、
0.01 μ m以上、2 μ m以下、さらに好ましくは0.05 μ m以上、1 μ m以下の厚さを有することが望ましく、この厚さの範囲内において、結晶性の良いキャリア閉じ込め層として作用し得る。なお、第3のp側窒化物半導体層103はアクセプター不純物を含有するものであり、また好ましくはp型である。

【0037】第3のp側窒化物半導体層103上に形成されているp型コンタクト層17は、p型窒化物半導体で形成される。特に、p型コンタクト層103をInGaInNまたはGaInN、とりわけMgをドープしたp型GaInNで形成すると、最もキャリア濃度の高いp型層が得られ、正電極と良好なオーミック接触を達成し、それにより閾値電流を低下させることができる。

【0038】正電極20は、オーミック接触を得るために、Ni、Pd、Ir、Rh、Pt、Ag、Au等の比較的仕事関数の高い金属又はこれらの合金好ましくはで形成されることが好ましい。

【0039】電流狭窄層18は、絶縁性材料、好ましくは二酸化ケイ素で形成される。この電流狭窄層18は、省くことができる。ところで、図1において、n型キャリア閉じ込め層14は、クラック防止層30を介してn型コンタクト層13上に形成されている。

【0040】すなわち、アルミニウムを含有する窒化物半導体は、厚さを厚く成長させると成長した結晶にクラックが発生しやすいという性質を有する。特に、n型のアルミニウム含有窒化物半導体をGaIn層またはAlGaIn層上にクラックを発生させないで直接厚く成長させることが困難である。例えば、n型GaInN等で形成されるn型コンタクト層13上に、n型キャリア閉じ込め層14のように、例えば0.1 μ m以上と厚く形成する必要があるn型層をアルミニウムを含有する窒化物半導体特にAlGaInNで形成することが困難である。そこで、n型コンタクト層13の上に、クラック防止層30として、インジウムを含有する窒化物半導体、好ましくは $In_p Ga_{1-p} N$ ($0 < p \leq 1$)からなるn型層を形成した後に、n型のアルミニウム含有窒化物半導体からなるn型キャリア閉じ込め層14を形成する。クラック防止層30の存在により、n型キャリア閉じ込め層14は、クラックを発生することなく、所望の厚さ（例えば、0.1 μ m以上）に成長させることができる。クラック

防止層30は、100オングストローム以上、0.5 μ m以下の厚さを有することが好ましい。なお、このクラック防止層30は、n型コンタクト層13層内部にあって同様の効果を奏する。

【0041】図2は本発明の第2の態様による窒化物半導体LDデバイスを概略的に示す断面図であり、図1と同一符号は同一部材を示している。図2を参照すると、基板11上には、バッファ層12を介して、n型コンタクト層13、クラック防止層30、第3のn側窒化物半導体層203、第2のn側窒化物半導体層202、第1のn側窒化物半導体層201、活性層16、p型光ガイド層31、p型キャリア閉じ込め層（光閉じ込め層）32、p型コンタクト層17、電流狭窄層18が順次形成されている。n型コンタクト層13には負電極19が、p型コンタクト層17には、正電極20が電氣的に接続されている。

【0042】図2に示すLDデバイスにおいて、第1のn側窒化物半導体層201、第2のn側窒化物半導体層202および第3のn側窒化物半導体層203は、導電型を除いて、それらのバンドギャップエネルギー、それらを構成する窒化物半導体材料およびそれらの厚さの範囲の点において、それぞれ図1に関して説明した対応する第1のp側窒化物半導体層101、第2のp側窒化物半導体層102および第3のp側窒化物半導体層103と基本的に同様であり、第1のp側窒化物半導体層101、第2のp側窒化物半導体層102および第3のp側窒化物半導体層103について述べた材料の好ましさ、厚さの好ましさ等も、それぞれ、第1のn側窒化物半導体層201、第2のn側窒化物半導体層202および第3のn側窒化物半導体層203について適用し得る。

【0043】簡単に繰り返すと、活性層16に接して形成されている第1のn側窒化物半導体層201は、活性層16（より厳密には、その井戸層）よりもバンドギャップエネルギーが大きい窒化物半導体で形成されている。特に好ましくは第1のn側窒化物半導体層201は、Alを含む窒化物半導体で形成され、殊に好ましくは三元混晶のAlGaInNで形成される。

【0044】第1のn側窒化物半導体層201の厚さも、第1のp側窒化物半導体101と同様、第1のn側窒化物半導体層201をキャリア（電子キャリア）がトンネリングし得るに十分に薄い厚さを有する。より具体的には、半導体層201は、0.1 μ m以下、さらに好ましくは0.05 μ m（500オングストローム）以下、最も好ましくは0.03 μ m（300オングストローム）以下の厚さを有することが望ましい。第1のn側窒化物半導体層201も、10オングストローム以上の厚さを有することが望ましい。

【0045】なお、第1のn側窒化物半導体層201は、n型かi型であることが好ましい。本発明において、n型窒化物半導体（活性層の場合も含む）はノンド

ープ（不純物をドーブしない状態）でも得られるが、好ましいn型とするには、結晶成長中にSi、Ge、S_n、S等のドナー不純物をドーブすることによって得られる。その場合、ドナー不純物は、 $1 \times 10^{16} \sim 1 \times 10^{22} / \text{cm}^3$ の濃度でドーブすることが好ましい。とりわけシリコンは、 $1 \times 10^{17} \sim 1 \times 10^{21} / \text{cm}^3$ の濃度が特に好ましく、 $1 \times 10^{18} \sim 1 \times 10^{20} / \text{cm}^3$ の濃度が最も好ましい。

【0046】第2のn側窒化物半導体層202は、第1のn側窒化物半導体層201のバンドギャップエネルギーよりも小さなバンドギャップエネルギーを有し、かつ第1のn側窒化物半導体層201よりも活性層から離れた位置にあり、最も望ましくは図2に示すように、第1のn側窒化物半導体層201に接して形成する。第2のn側窒化物半導体層202は、好ましくは $\text{In}_k\text{Ga}_{1-k}\text{N}$ ($0 \leq k \leq 1$)で形成され、特にGaNまたはInGaNで形成することが好ましい。第2のn側窒化物半導体層202は、 $0.01 \mu\text{m} \sim 5 \mu\text{m}$ 、さらに好ましくは $0.02 \mu\text{m} \sim 1 \mu\text{m}$ の厚さを有することが好ましく、この範囲の厚さにおいて、例えば好ましい光ガイド層として作用し得る。第2のn側窒化物半導体層202は、n型である。なお、図1に関して説明したように、第2のp側窒化物半導体層102は、その上に比較的厚く形成される第3のp側窒化物半導体層103を成長させるため際のパッファ層として作用している。同様に、第2のn側窒化物半導体層202も、第1のn側窒化物半導体層201を成長させる際のパッファ層として作用するが、第1のn側窒化物半導体層201は薄いので、パッファ層としての役割はそれほど重要でない。

【0047】第3のn側窒化物半導体層203も、第3のp側窒化物半導体層103と同様、キャリア閉じ込め層及び光閉じ込め層として作用するため第2のn側窒化物半導体層202のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有し、第2のn側窒化物半導体層202よりも活性層16から離れた位置にあり、最も望ましくは図2に示すように第2のn側窒化物半導体層202に接して形成される。第3のn側窒化物半導体層203も、Alを含む窒化物半導体で形成することが好ましく、特に好ましくは三元混晶のAlGaNで形成する。この第3のn側窒化物半導体層203も、 $0.01 \mu\text{m}$ 以上、 $2 \mu\text{m}$ 以下、さらに好ましくは $0.05 \mu\text{m}$ 以上、 $1 \mu\text{m}$ 以下の厚さを有することが望ましく、この厚さの範囲内において、結晶性の良いキャリア閉じ込め層および光閉じ込め層として作用し得る。なお、第3のn側窒化物半導体層203はn型である。好ましくはアルミニウムを含有する窒化物半導体からなる第3のn側窒化物半導体層203は、好ましくはn型GaNで形成されるn型コンタクト層13上に、クラック防止層30を介して形成されている。

【0048】p型光ガイド層31およびp型キャリア閉

じ込め層（光閉じ込め層）32は、それぞれp型窒化物半導体で形成される。p型キャリア閉じ込め層（光閉じ込め層）32のバンドギャップエネルギーは、p型光ガイド層31のそれよりも大きい。

【0049】図3は、活性層の両側（p側およびn側）にそれぞれ本発明の3層積層構造を形成した現在のところ最も好ましい態様による窒化物半導体LDデバイスを示している。図3を参照すると、基板11上には、パッファ層12を介して、n型コンタクト層13、クラック防止層30、第3のn側窒化物半導体層203、第2のn側窒化物半導体層202、第1のn側窒化物半導体層201、活性層16、第1のp側窒化物半導体層101、第2のp側窒化物半導体層102、第3のp側窒化物半導体層103およびp型コンタクト層17を含む窒化物半導体積層構造が設けられている。p型コンタクト層17上にはコンタクトホール18aを設けた電流狭窄層18が設けられている。n型コンタクト層13の露出表面上には負電極19が設けられ、電流狭窄層20上には正電極20が設けられている。正電極20は、電流狭窄層18のコンタクトホール18aを通してp型コンタクト層17と接している。図3に示すデバイスを構成する要素は、図1および図2に関して説明した通りのものである。

【0050】なお、本発明の窒化物半導体デバイスを構成する窒化物半導体層は、有機金属気相成長法（MOVPE）により好ましく成長させることができる。しかしながら、窒化物半導体層は、例えば、ハイドライド気相成長法（HDVPE）、分子線気相成長法（MBE）等窒化物半導体を成長させるために従来使用されている他の方法によっても成長させることができる。

【0051】図4は、図3に示す構造の、多重量子井戸構造の活性層を有するLDデバイスのエネルギーバンドを概略的に示す。図4に示すように、本発明のダブルヘテロ構造のLDデバイスでは、インジウム含有窒化物半導体を包含する活性層16に接して、第1のp側窒化物半導体層101および第1のn側窒化物半導体層201が設けられている。すなわち、活性層16（より厳密には、その井戸層）のバンドギャップエネルギーよりも大きく、さらに第2のp側窒化物半導体層102および第2のp側窒化物半導体層202のバンドギャップエネルギーよりも大きなバンドギャップエネルギーを有する2つの第1の窒化物半導体層101、201が、活性層16に接して設けられている。しかも、これら2つの第1の窒化物半導体層の膜厚を薄く設定してあるため、これら半導体層101、201は、キャリアに対してバリアとして作用することはなく、第3のn側窒化物半導体層203側から第2のn側窒化物半導体層202に注入された電子キャリアと、第3のp側窒化物半導体層103側から第2のp側窒化物半導体層102に注入された正孔キャリアは、トンネル効果によりそれぞれ第1のn側

窒化物半導体層201および第1のp側窒化物半導体層101を突き抜けることができ、活性層16において効率よく再結合し、光(hν)を発する。

【0052】そして注入されたキャリアは、第1の窒化物半導体層101、201のバンドギャップエネルギーが大きいので、デバイスの温度が上昇しても、または注入電流密度が増えても、キャリアは活性層16をオーバーフローせず、第1の窒化物半導体層101、201で阻止されるため、キャリアが活性層16に有効に蓄積され、効率よく発光することが可能となる。従って、本発明の窒化物半導体デバイスは、デバイス温度が上昇しても発光効率が低下することが少なく、閾値電流の低いLEDデバイスとなる。

【0053】ところで、本発明者らは、本発明のデバイスにおける活性層、特にインジウムとガリウムを含有する窒化物半導体からなる井戸層を有する活性層について詳細に研究した。その結果、例えばInGa_Nを成長させると、条件によっては、成長したInGa_N層が、インジウム含有率において全体的に不均一となり、かくしてインジウムリッチ領域とインジウムプア領域を形成することがわかった。このように形成されたインジウムリッチ領域に電子キャリアと正孔キャリアが局在し、エキシトンに基づく発光またはパイエキシトンに基づく発光をする。すなわち、インジウムリッチ領域は、量子ドットまたは量子ボックスを構成する。InGa_N井戸層が、このような量子ドットまたは量子ボックスを形成するためには、n型半導体層上に当該井戸層が、図1～図3に関して説明したデバイスにおけるように、n型半導体層（アルミニウム含有窒化物半導体15、201）上に当該n型半導体層に対して格子不整合の状態で作成され、その厚さが70オングストローム以下であることが必要であることがわかった。この井戸層構造は、これを形成した後短時間好ましくは2ないし20秒間おいてからその上に半導体層を形成するようにすると都合よく形成される。なお、この井戸層を有する活性層上に形成されるさらなる層は、アクセプター不純物を含有していればよい。このような構成のLEDデバイスは、通常の量子井戸レーザーよりも閾値電流が低く、より高い特性温度を有し得る。

【0054】かくして、本発明は、n型窒化物半導体からなる第1のクラッド層；該第1のクラッド層上に設けられ、インジウムおよびガリウムを含む窒化物半導体からなり70オングストローム以下の厚さを有し、下地層上に該下地層に対して格子不整合の状態で作けられた少なくとも1層の井戸層を包含する量子井戸構造の活性層であって、該井戸層は複数のインジウムリッチ領域とインジウムプア領域を包含する活性層；および該活性層上に設けられ、アクセプター不純物をドーピングした窒化物半導体からなる第2のクラッド層を備えたことを特徴とする窒化物半導体デバイスをも提供する。ここで、下地層

というとき、図1～図3に関して説明したデバイスにおけるようにn型半導体層（アルミニウム含有窒化物半導体15、201）等の該第1のクラッド層自体または当該第1のクラッド層上に設けられた障壁層あるいは障壁層自体を指すものとする。図5は、このデバイスを概念的に示す断面図である。図5では、活性層は、簡便のため単一量子井戸構造を有するものとして示されている。図5に示すように、n型窒化物半導体からなる第1のクラッド層52上に格子不整合状態で70オングストローム以下の厚さに形成された量子井戸層（活性層）54は、例えば全体的にはInGa_Nで形成されるが、相分離を生じさせることによってインジウムリッチ領域54aとインジウムプア領域54bを構成する。より詳しくは、インジウムリッチ領域54aとインジウムプア領域54bとがドットまたはボックスとして存在し、これらは大きさが20～50オングストロームであり得、各インジウムリッチ領域54aと各インジウムプア領域54bとは井戸層の面方向において交互にほぼ規則的に配列されている。この活性層54の上には、アクセプター不純物をドーピングした窒化物半導体からなる第2のクラッド層56が設けられている。

【0055】もちろん、量子ドットまたは量子ボックスを構成する井戸層を有する活性層は、図1～図3に関して説明したデバイスにおける活性層16を構成することが好ましい。なお、相分離した井戸層のバンドギャップエネルギーは、当該井戸層の平均組成によって決まる。

【0056】このような量子ドットまたは量子ボックスを構成する井戸層を有する活性層において、アクセプター不純物および／またはドナー不純物をドーピングすると、閾値電流がより一層低下し得る。

【0057】すなわち、1つの井戸層の面内においてインジウムの含有率が不均一であることは、単一の井戸層の面方向においてバンドギャップの異なるInGa_N領域（インジウムリッチ領域およびインジウムプア領域）が存在することを意味する。従って、伝導帯に存在する電子は一旦インジウムリッチ領域に落ち、そこから価電子帯に存在する正孔と再結合することによりhνのエネルギーを放出する。言い換えると、電子キャリアと正孔キャリアとが井戸層のインジウムリッチ領域（相）に局在化し、局在エキシトンを形成し、レーザーの閾値電流を低下させる助けとなるとともに、レーザーの発光出力を向上させる。

【0058】このような井戸層に、シリコン等のドナー不純物および／またはアクセプター不純物をドーピングすると、伝導帯と価電子帯との間に、さらに不純物レベルのエネルギー準位が形成される。そのため、電子キャリアは、より深い不純物レベルのエネルギー準位に落ち、正孔キャリアは、p型不純物のレベルに移動して、そこで電子キャリアと正孔キャリアとが再結合してより小さなエネルギーhνを放出する。このことは、電子キャリア

と正孔キャリアとがより一層局在化し、この一層局在化して形成されたエキシトンの効果によりレーザデバイスの閾値電流が低下するものと信じられる。井戸層にドーブする不純物としては、シリコンおよびゲルマニウムが好ましく、特にシリコンが好ましい。特にシリコンをドーブすることによりデバイスの閾値電流がさらに低下する傾向にある。なお、シリコン、マグネシウム等の不純物は、井戸層だけでなく、障壁層にもドーブしてもよく、また多重量子井戸構造の活性層の場合には、井戸層1層のみ、または障壁層1層のみにドーブしてもよい。

【0059】

【実施例】以下、本発明を実施例により説明する。

実施例1

本実施例では、図3に示す構造の窒化物半導体LDデバイスを作製した。

【0060】まず、よく洗浄したスピネル基板11 ($MgAl_2O_4$) を反応容器内にセットし、反応容器内を水素で十分置換した後、水素を流しながら、基板の温度を1050℃まで上昇させ、基板のクリーニングを行った。

【0061】ついで、温度を510℃まで下げ、キャリアガスとして水素を用い、原料ガスとしてアンモニアとトリメチルガリウム (TMG) とを用い、基板11上にGaNバッファ層12を約200オングストロームの厚さに成長させた。

【0062】バッファ層成長後、TMG流のみ止めてアンモニアガスを流しながら、温度を1030℃まで上昇させた。1030℃で、TMGガスを追加し、ドーパントガスとしてシランガス (SiH_4) を用いて、n型コンタクト層13としてSiドーブn型GaN層を4μmの厚さに成長させた。

【0063】次に、温度を800℃に下げ、原料ガスとしてTMG、TMI (トリメチルインジウム) およびアンモニアを用い、不純物ガスとしてシランガスを用いて、SiドーブIn_{0.1}Ga_{0.9}Nよりなるクラック防止層30を500オングストロームの厚さに成長させた。

【0064】ついで、温度を1030℃に上げ、原料ガスとしてトリメチルアルミニウム (TMA)、TMGおよびアンモニアを用い、ドーパントとしてシランを用い、Siドーブn型Al_{0.2}Ga_{0.8}Nよりなる第3のn型窒化物半導体層203を0.5μmの厚さに成長させた。

【0065】次に、温度を800℃に下げ、TMA流のみ止めて、Siドーブn型GaNよりなる第2のn型窒化物半導体層202を0.2μmの厚さに成長させた。ついで、温度を1050℃に上げ、原料ガスにTMA、TMGおよびアンモニアを用い、ドーパントとしてシランを用いて、Siドーブn型Al_{0.1}Ga_{0.9}Nよりなる第1のn型窒化物半導体層201を300オングスト

ロームの厚さに成長させた。

【0066】次に原料ガスとしてTMG、TMIおよびアンモニアを用いて活性層16を以下の通りに成長させた。まず、温度を800℃に保持して、ノンドープIn_{0.2}Ga_{0.8}Nよりなる井戸層を25オングストロームの膜厚で成長させた。次にTMIのモル比を変化させて、同一温度で、ノンドープIn_{0.01}Ga_{0.99}Nよりなる障壁層を50オングストロームの膜厚で成長させる。この操作を2回繰り返し、最後に井戸層を積層し、全部で7層の多重量子井戸構造の活性層を成長させた。

【0067】次に、温度を1050℃に上げ、TMG、TMA、アンモニア、シクロペンタジエニルマグネシウム (Cp_2Mg) を用い、Mgドーブp型Al_{0.1}Ga_{0.9}Nよりなる第1のp型窒化物半導体層101を300オングストロームの厚さに成長させた。

【0068】続いて、1050℃で、TMG、アンモニア、および Cp_2Mg を用いて、Mgドーブp型GaNよりなる第2のp型窒化物半導体層102を0.2μmの厚さに成長させた。

【0069】ついで、1050℃で、TMG、TMA、アンモニア、シクロペンタジエニルマグネシウム (Cp_2Mg) を用い、Mgドーブp型Al_{0.2}Ga_{0.8}Nよりなる第3のp型窒化物半導体層103を0.5μmの厚さに成長させる。

【0070】最後に、1050℃でMgドーブp型GaNよりなるp型コンタクト層17を0.5μmの厚さに成長させた。全ての反応終了後、温度を室温まで下げてウェーハを反応容器から取り出し、700℃でウェーハのアニーリングを行い、p型層をさらに低抵抗化した。次に、最上層のp型コンタクト層17からn型コンタクト層13の表面が露出するまでストライプ状にエッチングした。エッチング後、p型コンタクト層17の表面に二酸化シリコンよりなる電流狭窄層18を形成し、これにコンタクトホールを形成した後、電流狭窄層30を介して、p型コンタクト層17と接するようにNiとAuよりなる正電極20をストライプ状に形成した。一方TiとAlよりなる負電極19をストライプ状に形成した。

【0071】次に、ウェーハをストライプ状の電極に垂直な方向でバー状に切断し、切断面を研磨して平行鏡を作成した後、平行鏡にSiO₂とTiO₂とを交互に積層した誘電体多層膜を形成した。最後に電極に平行な方向で、バーを切断してストライプサイズ4μm×600μmのレーザチップとした後、チップをヒートシンクに設置し、常温でレーザ発振を試みたところ、パルス電流下 (パルス幅10マイクロ秒、デューティ比10%) で、発振波長400nmのレーザ発振が確認され、閾値パルス電流密度=2kA/cm²、T₀ (特性温度)=200Kであった。

【0072】次に、デバイスの閾値電流密度の温度依存

性により本発明のLDデバイスを評価した。LDの閾値電流密度 J_{th} は、

$$\exp(T/T_0)$$

(但し、 T :動作温度(K)、 T_0 :特性温度(K))に比例する。すなわち、 T_0 が大きいほどLDデバイスは、高温でも閾値電流密度が低く安定に動作する。

【0073】実施例1のデバイスにおいて、第1の窒化物半導体層101、201をいずれも形成しなかった場合は、レーザ発振しなかった。また、実施例1において、第1の窒化物半導体層101、201のいずれか一方のみを形成しなかった場合の本発明のLDデバイスは、 $J_{th}=3\text{ kA/cm}^2$ 、 T_0 は100Kであった。実施例1のLDデバイスは、第1の窒化物半導体層101、201双方の $\text{Al}_j\text{Ga}_{1-j}\text{N}$ の j 値が0.1の場合(実施例1)、前に述べたように、 $J_{th}=2\text{ kA/cm}^2$ 、 $T_0=200\text{ K}$ であったが、 j 値が0.2の場合は、 $J_{th}=1.5\text{ kA/cm}^2$ 、 $T_0=300\text{ K}$ 、 j 値が0.3の場合は $J_{th}=1.4\text{ kA/cm}^2$ 、 $T_0=400\text{ K}$ であり、本発明のLDデバイスの温度特性が非常に優れていることを示している。

【0074】実施例2

第1のn側窒化物半導体層201を成長させなかった以外は、実施例1と同様にして本発明のLDデバイスを得た。このLDは図1に示すLDデバイスと同一の構造を有しており、図1のn型キャリア閉じ込め層(光閉じ込め層)14が、第3のn側窒化物半導体層203に相当し、n型光ガイド層15が、第2のn側窒化物半導体層202に相当するものである。このLDデバイスは $J_{th}=3\text{ kA/cm}^2$ で発振波長400nmのレーザ発振が確認され、 $T_0=100\text{ K}$ であった。

【0075】実施例3

第1のp側窒化物半導体層101を成長させなかった以外は、実施例1と同様にして本発明のLDデバイスを得た。このLDは図2に示すLDデバイスと同一の構造を有しており、図2のp型キャリア閉じ込め層(光閉じ込め層)32が、第3のp側窒化物半導体層103に相当し、p型光ガイド層31が、第2のp側窒化物半導体層102に相当するものである。このLDデバイスは、実施例2のLDと同じく、 $J_{th}=3\text{ kA/cm}^2$ で発振波長400nmのレーザ発振が確認され、 $T_0=100\text{ K}$ であった。

【0076】実施例4

活性層16を、50オングストロームの膜厚のノンドープ $\text{In}_{0.2}\text{Ga}_{0.8}\text{N}$ の井戸層よりなる単一量子井戸構造とし、第1のp型窒化物半導体層101を $\text{Al}_{0.3}\text{Ga}_{0.7}\text{N}$ で形成した以外は、実施例2と同様にして本発明のLDデバイスを得た。このLDも $J_{th}=5\text{ kA/cm}^2$ で発振波長410nmのレーザ発振が確認され、 $T_0=50\text{ K}$ であった。

【0077】実施例5

第2のn型窒化物半導体層202をSiドープn型 $\text{In}_{0.01}\text{Ga}_{0.99}\text{N}$ で形成し、第2のp型窒化物半導体102をMgドープp型 $\text{In}_{0.01}\text{Ga}_{0.99}\text{N}$ で形成した以外は実施例1と、同様にしてLDデバイスを作製した。このLDデバイスは、実施例1のLDデバイスと全く同一の特性を示した。

【0078】実施例6

活性層の井戸層および障壁層に、それぞれ、ドナー不純物としてシリコンを $1\times 10^{19}/\text{cm}^3$ の濃度でドープした以外は、実施例1と同様にして本発明のLDデバイスを作製した。このLDデバイスは、実施例1のLDデバイスに比べて、閾値電流がおおよそ5%低下し、 T_0 はおおよそ10%向上した。

【0079】実施例7

活性層の井戸層および障壁層に、それぞれ、アクセプター不純物としてマグネシウムを $1\times 10^{18}/\text{cm}^3$ の濃度でドープした以外は、実施例1と同様にして本発明のLDデバイスを作製した。このLDデバイスは、実施例1のLDデバイスとほぼ同等の特性を示した。

20 【0080】実施例8

活性層の井戸層および障壁層に、それぞれ、ドナー不純物としてシリコンを $1\times 10^{19}/\text{cm}^3$ の濃度でおよびアクセプター不純物としてマグネシウムを $1\times 10^{18}/\text{cm}^3$ の濃度でドープした以外は、実施例1と同様にして本発明のLDデバイスを作製した。このLDデバイスは、実施例6のLDデバイスとほぼ同等の特性を示した。

【0081】実施例9

各ノンドープ $\text{In}_{0.2}\text{Ga}_{0.8}\text{N}$ (平均組成)井戸層形成後、5秒間そのまま保持してから各障壁層を形成した以外は、実施例1と同様にしてLDデバイスを作製した。このLDデバイスにおいて、井戸層は、インジウムリッチ領域とインジウムプア領域とに相分離しており、インジウムリッチ領域は組成がほぼ $\text{In}_{0.4}\text{Ga}_{0.6}\text{N}$ に相当し、インジウムプア領域は組成がほぼ $\text{In}_{0.02}\text{Ga}_{0.98}\text{N}$ に相当するものであった。また、井戸層の断面TEM写真により、それぞれ平均で30オングストロームの大きさのインジウムリッチ領域とインジウムプア領域とが面方向に互いに交互に規則的に並んでいることが確認された(図5参照)。こうして作製したLDデバイスは、実施例1のLDデバイスに対して閾値電流密度においておおよそ30%低下し、 T_0 において20%向上していた。

【0082】実施例10

各井戸層にシリコンをドープした以外は実施例9と同様にしてLDデバイスを作製した。このLDデバイスは、実施例1のLDデバイスに対して閾値電流密度においておおよそ40%低下し、 T_0 において30%向上していた。なお、上記各実施例において、濃度を特に指摘しなかった不純物も、いずれも先に述べた好ましい範囲内で

ドーピングしたものであった。

【0083】以上説明した実施例では、最も好ましい例として、活性層と、第1の窒化物半導体層と、第2の窒化物半導体層と、第3の窒化物半導体層とが接して形成されている例について説明したが、本発明では活性層に接して形成されているのは、第1の窒化物半導体層のみでよく、第1の窒化物半導体層と第2の窒化物半導体層との間、第2の窒化物半導体層と第3の窒化物半導体層との間に、他の窒化物半導体層を挿入することもできる。ドーピングした不純物の濃度は、

【0084】

【発明の効果】以上述べたように、本発明によれば、インジウムを含む窒化物半導体を包含する活性層を有する窒化物半導体素子であって、発光効率が高い窒化物半導体デバイスが提供され、またデバイス温度が上昇しても発光効率の低下が少ない窒化物半導体デバイスが提供される。

【図面の簡単な説明】

【図1】本発明の第1の態様に係るLDデバイスを概略的に示す断面図。

【図2】本発明の第2の態様に係るLDデバイスを概略的に示す断面図。

【図3】本発明の第3の態様に係るLDデバイスを概略的に示す断面図。

【図4】図3に示すデバイス構造に対応するエネルギー

バンドを示す図。

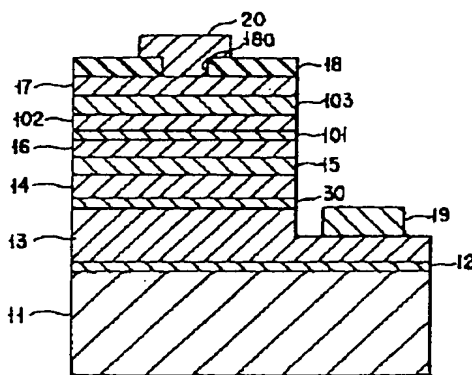
【図5】本発明の第4の態様に係るLDデバイスを概略的に示す断面図。

【図6】従来のLDデバイスの層構造に対応するエネルギーバンドを示す図。

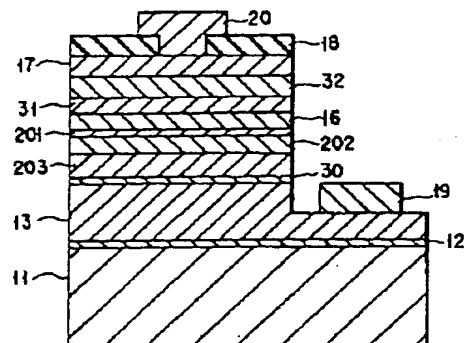
【符号の説明】

- 11…基板
- 13…n型コンタクト層
- 14…n型キャリア閉じ込め層
- 15…n型光ガイド層
- 16, 54…活性層
- 17…p型コンタクト層
- 19…負電極
- 20…正電極
- 30…クラック防止層
- 52…第1のクラッド層
- 54a…インジウムリッチ領域
- 54b…インジウムプア領域
- 56…第2のクラッド層
- 101…第1のp側窒化物半導体層
- 102…第2のp側窒化物半導体層
- 103…第3のp側窒化物半導体層
- 201…第1のn側窒化物半導体層
- 202…第2のn側窒化物半導体層
- 203…第3のn側窒化物半導体層。

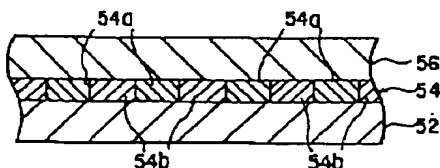
【図1】



【図2】



【図5】



【图 6】

